EADA
Edge-AI Design Academy

[企業・団体・学校]
エッジ AI 時代に向けた LSI 設計者の育成

20名限定

Edge-AI Design Academy

初級 アナログ LSI 回路設計者育成講座

受講生募集中

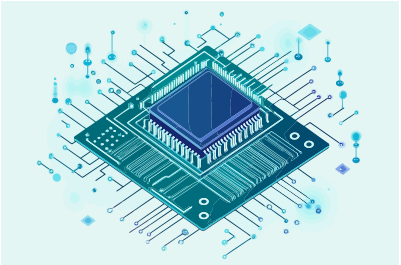
SAPPORO CO-CREATION GATE

半導体設計人材の育成・自律的エコシステム構築プロジェクト 連携企業

講座概要

Edge-AI Design Academy（EADA）は、急速に進化するエッジ AI 時代に対応し、半導体・LSI 設計技術者の育成を目的とした先端講座です。





次世代設計人材を可能にする EADA の３つの強み

01 **エッジ AI 特化の先端設計人材育成**
エッジ AI デバイスを実現する LSI 設計者向けの先端育成講座

02 **実務直結型カリキュラム**
現場 LSI 設計者が書下ろしたテキストと実務者による講義

03 **実環境 EDA ツールによる実践演習**
CDC 研究所クラウド活用の市販 EDA ツールで実習

アナログ LSI 設計編 カリキュラム

フィジカル AI を支えるエッジ AI デバイス設計者育成プログラム。少人数制により、実践的な設計・実装力を徹底的に強化します。※全講座オンライン開催のため、遠隔地からでも受講可能です。

☑ 全講座オンライン　☑ 少人数制／双方向型講義　☑ 市販 EDA ツールで実習　☑ 講義は Moodle を使用

初級 2 週間

初級アナログ LSI 回路設計者育成
デバイス動作から、チャージポンプ、オペアンプ基礎の設計。

▶到達目標
アナログ設計フローを理解し、基本的なアナログ回路を EDA ツールを使って設計可能になります。

中級 2 週間

中級アナログ LSI 回路設計者育成
基本的な ADC/DAC、PLL 等の規模を持つ半導体回路設計。

▶到達目標
詳細仕様にしたがって、アナログ回路を含むブロック設計を主担当として実行することが可能になります。

上級 2 週間〜※

上級アナログ LSI 回路設計対応
持ち込み課題を OFF-JT でトライできます。※期間は課題によって異なります。

▶到達目標
概略仕様にしたがって、回路構築を立案することが可能になります。要望があれば、オプションコースとしてチップ試作を行い評価を実習できます。

厚生労働省「人材開発支援助成金」活用で受講費用 最大 75% 助成

※事業展開等リスキリング支援コース適用時

本講座は、企業の DX 推進や新規事業展開に伴う人材育成として、**厚生労働省の「人材開発支援助成金」**を活用いただける可能性があります。
「人材育成支援コース（最大 45%）」に加え、**「事業展開等リスキリング支援コース」の適用で受講費用の最大 75%**が助成される場合があります。
最適なコース選定や申請は担当社労士がバックアップいたしますので、まずはお気軽にお問い合わせください。
※助成金の適用には一定の要件があります。詳しくは厚生労働省 HP をご参照ください。

アナログ LSI 設計編 カリキュラム内容

初級アナログ LSI 回路設計者育成講座

初級アナログ LSI 回路設計者育成講座

アナログ設計フローを理解し、基本的なアナログ回路を EDA ツールを使って設計可能になります。

期 間 2 週間　**料 金** 300,000 円（税別）　**日 程** 日程は下部 QR コードより公式サイトをご確認ください

カリキュラム内容

日程	分類	座学		EDA 講座		自習（復習・予習）
1 日目	回路設計	オペアンプ概要 MOSTr 動作原理 1	2 時間	2 章 DesignManager 3 章 回路図操作と入力	6 時間	2 時間
2 日目		MOSTr 動作原理 2	2 時間	3 章 回路図入力	6 時間	2 時間
3 日目		差動部動作 カレントミラー動作	3 時間	3 章 回路図入力	5 時間	2 時間
4 日目		オペアンプ詳細	3 時間	4 章 回路シンボル作成 5 章 回路シミュレーション	5 時間	2 時間
5 日目		ー		5 章 回路シミュレーション及び波形確認	8 時間	
6 日目	レイアウト設計	レイアウト概要 MOSTr 構造	2 時間	6 章 レイアウト操作と入力	6 時間	2 時間
7 日目		配置	2 時間	6 章 レイアウト入力（配置）	6 時間	2 時間
8 日目		配線	2 時間	6 章 レイアウト入力（配線）	6 時間	2 時間
9 日目		レイアウト検証	2 時間	7 章 レイアウト検証	6 時間	2 時間
10 日目	回路・レイアウト	ポストシミュレーション	2 時間	8 章 ポストシミュレーション（RC 抽出）	6 時間	2 時間

[座学] 9:00 ～ 11:00（12:00）　[EDA 講座] 12:00（13:00）～ 18:20　※休憩・自習時間あり ※（　）は座学が 3 時間の場合の時間

※自習時間は、当日の講義（座学・EDA 演習）内で設ける質疑応答の時間を指します。特にご質問がない場合は、EDA 環境を活用し、予習・復習に充てていただきます。※各講義終了後には、アーカイブ動画の公開を予定しております。復習や業務都合による欠席時のフォローとしてご活用いただけます。公開期間および視聴方法の詳細は、受講開始時にご案内いたします。

中級アナログ LSI 回路設計者育成講座

中級アナログ LSI 回路設計者育成講座

詳細仕様にしたがって、アナログ回路を含むブロック設計を主担当として実行することが可能になります。

期 間 2 週間

料 金 400,000 円（税別）

上級アナログ LSI 回路設計対応講座

上級アナログ LSI 回路設計対応講座

詳細仕様にしたがって、アナログ回路を含むブロック設計を主担当として実行することが可能になります。

期 間 2 週間～

料 金 課題によって異なります

※受講料は税別表示です。別途消費税がかかります。

EADA プロジェクト運営・参画企業

KYOEI　CDC　StellarLink New Service Creation Company　poco-apoco Networks

お問合せ先
EADA Edge-AI Design Academy
株式会社ステラリンク内 事務局　eada-contact@stellarlink.co.jp
EADA へのお問い合わせ、個別相談、お申し込みはこちらから ▶▶▶